

Technische Universität Braunschweig - Institut für Neuromorphic Computing



Die Technische Universität Braunschweig zählt zu den führenden Technischen Universitäten in Deutschland. Mit mehr als 15.000 Studierenden und rund 3.800 Beschäftigten in Forschung, Lehre und Verwaltung bietet sie ein spannendes und vielfältiges Arbeitsumfeld. Unsere Forschungsschwerpunkte liegen in den Bereichen Mobilität, Engineering for Health, Metrologie sowie Stadt der Zukunft. Alle Welt spricht über Künstliche Intelligenz – aber wer entwickelt die Chips dafür? Wir zum Beispiel! Der Datentransfer zwischen Prozessor und Speicher ist der zentrale Energie- und Performance-Engpass moderner KI-Hardware („Von-Neumann-Flaschenhals“). Digitales Compute-in-Memory löst diesen Engpass, indem Multiplizier-Akkumulier-Operationen direkt in bzw. unmittelbar an den Speicherarrays ausgeführt werden – vollständig digital und damit robust, skalierbar und präzise, bei gleichzeitig drastisch reduziertem Energiebedarf. Das Institut für Neuromorphic Computing (Leitung: Prof. Dr. Thomas Kämpfe) entwirft und optimiert analoge, Mixed-Signal- und digitale integrierte Schaltungen in modernen CMOS-Technologien (z. B. FDSOI) für hochenergieeffiziente, vom Gehirn inspirierte Rechensysteme – von In-Memory Computing über neuromorphe KI-Beschleuniger bis hin zu Hyperdimensional und Probabilistic Computing, häufig auf Basis neuartiger nichtflüchtiger Speichertechnologien wie ferroelektrischer Speicher (FeFET). In enger Zusammenarbeit mit renommierten deutschen und europäischen Partnern aus Wissenschaft und Industrie, u. a. dem Fraunhofer IPMS, bringen wir unsere Entwürfe bis zum gefertigten Chip (Tape-out). Für den Ausbau unseres Teams suchen wir zum nächstmöglichen Zeitpunkt eine*n Wissenschaftliche*n Mitarbeiter*in (m/w/d) mit Schwerpunkt digitale Compute-in-Memory-Beschleuniger

Wissenschaftliche*n Mitarbeiter*in (m/w/d)

mit Schwerpunkt digitale Compute-in-Memory-Beschleuniger

(EG 13 TV-L - Vollzeit/Teilzeit) Die Stelle ist sowohl für Promovierende (mit dem klaren Ziel der Promotion) als auch für Postdoktorand*innen geeignet. Die Stelle ist zunächst auf zwei Jahre befristet, eine Verlängerung wird angestrebt. Das befristete Arbeitsverhältnis fällt unter das Wissenschaftszeitvertragsgesetz.

Stadt: Braunschweig; Beginn frühestens: Frühestmöglich; Dauer: 2 Jahre; Vergütung: EG 13 TV-L; Bewerbungsfrist: 06.08.2026

Aufgabenbeschreibung

- Erforschung und Entwurf digitaler Compute-in-Memory-Architekturen und -Makros (z. B. SRAM-basierte digitale CIM-Makros, bit-serielle/bit-parallele MAC-Arrays, Addierbäume) für energieeffiziente Deep-Learning-Beschleuniger
- Entwicklung der Entwurfsarchitektur und Herunterbrechen der Anforderungen in funktionale Blöcke sowie Integration der CIM-Makros in Beschleuniger-Systeme (Speicherhierarchie, Datenpfade, Steuerung, Network-on-Chip)
- RTL-Entwurf (VHDL, Verilog/SystemVerilog) und RTL-zu-GDS-Umsetzung (Synthese, Place & Route, z. B. Design Compiler, Cadence Genus/Innovus) einschließlich PPA-Analyse und -Optimierung bis hin zum Tape-out
- Hardware-Software-Co-Design: Mapping und Quantisierung neuronaler Netze auf

digitale CIM-Makros sowie Bewertung auf Anwendungsebene (Genauigkeit, Energie, Latenz)

- Erstellung und Durchführung von Testbenches für RTL- und Timing-Simulationen, funktionale Verifikation (Timing-Analyse, Code Coverage, Coding-Rule-Checks) sowie FPGA-Prototyping
- messtechnische Charakterisierung und Evaluierung gefertigter Chips im Labor
- Erstellung von Entwurfsdokumentation sowie Publikation der Ergebnisse in referierten Fachzeitschriften und auf internationalen Konferenzen
- Mitwirkung in der Lehre des Instituts (Übungen, Praktika, Betreuung von Abschlussarbeiten); als Postdoc zusätzlich Mitwirkung an Projektakquise und Mitbetreuung von Promovierenden.

Erwartete Qualifikationen

- abgeschlossenes wissenschaftliches Hochschulstudium (Master oder Diplom) der Elektrotechnik, Elektronik, Informationstechnik, Informatik oder eines vergleichbaren Fachs; für eine Einstellung als Postdoc zusätzlich eine einschlägige, sehr gute Promotion
- Erfahrung im RTL-Entwurf (VHDL, Verilog/SystemVerilog) und/oder FPGA-Design für unterschiedliche Technologien und Hersteller (z. B. AMD/Xilinx, Intel/Altera, Lattice)
- Kenntnisse in Synthese- und Physical-Design-Werkzeugen (z. B. Design Compiler, Cadence Innovus) sind von Vorteil
- Expertise in mindestens einem der folgenden Gebiete ist ein Plus: Compute-in-Memory, Speichertechnologien und Speicherschaltungen (z. B. SRAM), Deep Learning und Quantisierung neuronaler Netze, Edge AI
- ausgeprägte analytische Fähigkeiten und Problemlösungskompetenz sowie die Fähigkeit, komplexe Entwurfsaufgaben eigenverantwortlich voranzutreiben
- hohe Motivation, wissenschaftliche Ergebnisse in referierten Journalen zu publizieren und auf internationalen Konferenzen zu präsentieren
- gute Englischkenntnisse in Wort und Schrift als Grundlage der Arbeit in einem internationalen Team; Deutschkenntnisse sind von Vorteil.

Unser Angebot

- eine abwechslungsreiche, aktuelle Forschungstätigkeit an einer der führenden Technischen Universitäten Deutschlands mit Zugang zu modernen EDA-Werkzeugen und regelmäßigen Tape-out-Möglichkeiten
- die Möglichkeit zur Promotion mit intensiver wissenschaftlicher Betreuung bzw. – als Postdoc – zur weiteren wissenschaftlichen Qualifizierung und Profilbildung
- eine tarifgerechte Bezahlung nach EG 13 TV-L inkl. Jahressonderzahlung und betrieblicher Altersvorsorge (VBL) sowie 30 Tage Urlaub im Jahr
- flexible Arbeits- und Teilzeitmodelle sowie die Möglichkeit mobilen Arbeitens
- eine familienfreundliche Hochschulkultur (seit 2007 als familiengerechte Hochschule auditiert)
- vielfältige interne und externe Fort- und Weiterbildungsangebote sowie ein umfangreiches Hochschulsportprogramm.

Bewerbung

Wir freuen uns auf Bewerbungen aller Nationalitäten. Gleichzeitig begrüßen wir das Interesse schwerbehinderter Menschen und bevorzugen deren Bewerbungen bei gleicher Eignung. Bitte weisen Sie bereits in der Bewerbung darauf hin und fügen Sie einen Nachweis bei. Die TU Braunschweig arbeitet auf Grundlage des Niedersächsischen Gleichberechtigungsgesetzes (NGG) an der Erfüllung des Gleichstellungsauftrags; Bewerbungen von Frauen sind daher besonders willkommen.

Mit der Übersendung Ihrer Bewerbung stimmen Sie zu, dass Ihre personenbezogenen Daten zum Zweck des Auswahlverfahrens gespeichert und verarbeitet werden.

Bewerbungskosten können leider nicht erstattet werden.

Bewerbung und Kontakt

Bitte senden Sie Ihre aussagekräftige Bewerbung (Anschreiben, Lebenslauf, Zeugnisse, ggf. Publikationsliste) bis zum 06.08.2026 unter Angabe des Stichworts „DigitalCIM“ als eine zusammenhängende PDF-Datei per E-Mail an:

Prof. Dr. Thomas Kämpfe
thomas.kaempfe(at)tu-braunschweig.de

Technische Universität Braunschweig
Institut für Neuromorphic Computing
Spielmannstr. 11a
38106 Braunschweig

Für fachliche Rückfragen steht Ihnen Prof. Dr. Thomas Kämpfe gerne zur Verfügung.

Weitere Informationen unter <https://stellenticket.de/205906/HTWB/>
Angebot sichtbar bis 06.08.2026

