

## Fraunhofer Heinrich-Hertz-Institut



Das Fraunhofer Heinrich-Hertz-Institut (HHI) ist eines der weltweit führenden Forschungsinstitute für mobile und stationäre Kommunikationsnetzwerke und für die Schlüssel-Technologien der Zukunft. Unsere Kompetenzbereiche haben wir konsequent auf derzeitige und künftige Markt- und Entwicklungsanforderungen ausgerichtet.

### **Werkstudent\*in Hardwareentwurf FPGA / ASIC**

Stadt: Berlin; Beginn frühestens: Frühestmöglich; Dauer: Die Stelle ist zunächst 1 Jahr befristet. Eine Verlängerung ist explizit erwünscht.; Vergütung: Die Vergütung richtet sich nach der Gesamtbetriebsvereinbarung zur Beschäftigung der Hilfskräfte.; Kennziffer: 83723; Bewerbungsfrist: 30.04.2026

#### **Aufgabenbeschreibung**

- Entwurf und Umsetzung spezieller Hardware Architekturen (u.a. RISC-V) für die Videocodierung und Machine Learning Anwendungen
- Entwickeln von Hardware Funktionsblöcken für die Implementierung auf der Basis von FPGAs oder ASICs unter Einsatz aktueller Hardwarebeschreibungssprachen
- Aufbau und Test von Hardwarekomponenten für den Einsatz im High Performance Computing Umfeld
- Hardware / Software Co-Design von Machine Learning Algorithmen
- Verfassen wissenschaftlicher Veröffentlichungen

#### **Erwartete Qualifikationen**

- Vollzeitstudium der Informatik, Technischen Informatik oder Elektrotechnik mit guten bis sehr guten Noten an einer Universität in Berlin oder Brandenburg
- Grundlegende Linuxkenntnisse
- Teamfähigkeit, selbstständige und eigenverantwortliche Arbeitsweise
- Erfahrung in einem oder mehrerer der genannten Arbeitsfelder wäre vorteilhaft

#### **Unser Angebot**

- Arbeit in hochaktuellen Forschungsgebieten
- Attraktives Gehalt
- Moderner und gut ausgestatteter Arbeitsplatz in zentraler Lage
- Unterstützung beim Anfertigen von Bachelor- und Masterarbeiten
- Flexible Arbeitszeiten
- Möglichkeiten zum Homeoffice

Die Stelle ist zunächst 1 Jahr befristet. Eine Verlängerung ist explizit erwünscht.

## Bewerbung

Bewerbungsfrist: 30.04.2026

Kennziffer: 83723

Kontakt-Person: Prof. Dr. -Ing. Benno Stabernack

per Internet: <https://jobs.fraunhofer.de/job-invite/83723/>

Weitere Informationen unter <https://stellenticket.de/203531/TUB/>  
Angebot sichtbar bis 30.04.2026

